

НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ
«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ імені ІГОРЯ СІКОРСЬКОГО»
ФАКУЛЬТЕТ ЕЛЕКТРОНІКИ

ЗАТВЕРДЖЕНО
Методичною радою
КПІ ім. Ігоря Сікорського
(протокол № 5 від «06 » березня 2025 р.)

Ф-КАТАЛОГ
ВИБІРКОВИХ НАВЧАЛЬНИХ ДИСЦИПЛІН
ЦИКЛУ ПРОФЕСІЙНОЇ ПІДГОТОВКИ
для здобувачів ступеня бакалавра
за освітньо-професійною програмою
«Інформаційно-обчислювальна засоби радіоелектронних систем»
за спеціальністю 172 - Електронні комунікації та радіотехніка
(на 2025/2026 навчальний рік)

УХВАЛЕНО:
Вченою радою факультету електроніки
КПІ ім. Ігоря Сікорського
(протокол № 01/2025 від «20» _01_2025 р.)

Київ – 2025

ЗМІСТ		Стор.
Інструкція користувачам каталогу		3
Ф-Каталог – 2025 р.		4
Опис вибірових дисциплін для 3 курсу		5
1.	Фізичні основи приладів твердотільної електроніки	5
2.	Методи веб-програмування	7
3.	Моделювання радіоелектронних кіл	8
4.	Високорівнева розробка програмного забезпечення	9
5.	Основи мікропроцесорної техніки	10
6.	Теорія сигналів і систем	12
7.	Технологія периферійного (граничного) сканування радіоелектронних систем	13
8.	Вимірювальні перетворювачі фізичних величин	14
9.	Архітектура обчислювальних пристроїв	15
10.	Технологія створення документів на основі програмної платформи LaTeX	16
11.	Перспективні технології проектування мікропроцесорних вузлів радіоелектронної апаратури	17
12.	Аналіз і оптимізація схемотехнічних рішень	19
13.	Сучасні методи коректного конструювання програм та інформаційних систем	21

Опис вибірових дисциплін для 4 курсу		22
14.	Автоматизація конструкторського проектування радіоелектронної апаратури	22
15.	Пристрої зі змінною архітектурою	23
16.	Основи проектування вбудованих систем	24
17.	Радіоприймальні і радіопередавальні пристрої радіоелектронної та телекомунікаційної апаратури	25
18.	Нелінійна та багатокритеріальна оптимізація	26
19.	Основи розробки драйверів вбудованих систем на базі ОС Linux	27
20.	Основи побудови силової електроніки	28
21.	Методи математичного програмування	30
22.	Конструювання швидкодіючих радіоелектронних пристроїв	31

Інструкція користувачам каталогу

Обсяг вибірових навчальних дисциплін становить не менше 25% загального обсягу освітньої програми, за якою навчається студент на відповідному рівні вищої освіти.

Зміст конкретної вибіркової навчальної дисципліни визначає її силабус – робоча програма навчальної дисципліни.

Вибіркові навчальні дисципліни надають можливість студенту:

- побудувати індивідуальну траєкторією навчання;
- ознайомитися з сучасним рівнем наукових досліджень у відповідній галузі знань;
- поглибити професійну підготовку в межах обраної спеціальності та освітньої програми;
- здобути додаткові результати навчання.

1. Кількість і обсяг (у кредитах ЄКТС) навчальних дисциплін, які може обрати студент (вибіркових дисциплін) визначається навчальним планом, а саме для 3 курсу – 9 вибірових дисциплін по 4 кредити кожна із семестровою атестацією у вигляді заліку, для 4 курсу - 5 вибірових дисциплін по 4 кредити кожна теж із семестровою атестацією у вигляді заліку. Загалом 56 кредитів У навчальному плані зазначається також семестр, у якому викладається вибіркова дисципліна, форма семестрового контролю, види та обсяги навчальних занять.

2. Вибір дисциплін з кафедральних Ф-Каталогів студентами першого (бакалаврського) рівня вищої освіти здійснюється на початку весняного семестру другого та третього курсів (обрані дисципліни вивчатимуться у наступному навчальному році). Узагальнені результати використовуються для формування робочих навчальних планів відповідних років підготовки та індивідуальних навчальних планів студентів.

3. Безпосередній вибір студентами дисциплін з Ф-Каталогів здійснюється відповідно до Положення про реалізацію права на вільний вибір навчальних дисциплін здобувачами вищої освіти КПІ ім. Ігоря Сікорського (далі – Положення) та реалізується через спеціалізовану інформаційну систему університету «my.kpi.ua».

4. Дисципліна вільного вибору може відбутися, якщо чисельність здобувачів вищої освіти у групі не менше нормативної кількості осіб, визначеної у Положенні (не менше 15 осіб). У разі неможливості формування навчальних груп нормативної чисельності для вивчення певної вибіркової дисципліни, студентам надається можливість здійснити повторний вибір, приєднавшись до вже сформованих навчальних груп/потоків (друга хвиля вибору).

5. Студент не може двічі обрати одну й ту ж саму навчальну дисципліну.

6. Студент, який знехтував своїм правом вибору, може бути записаний на вивчення навчальних дисциплін, обраних завідувачем випускової кафедри для оптимізації навчальних груп/потоків.

7. Якщо студент із поважної причини не зміг обрати дисципліни вчасно або виявив помилку щодо свого волевиявлення, він звертається до деканату із заявою для запису на вивчення обраних ним дисциплін, надавши документи, які засвідчують поважність причин. Заява на зміну вибіркової дисципліни у сформованому індивідуальному навчальному плані має подаватися не пізніше ніж за місяць до початку семестру, в якому викладається ця дисципліна.

8. Обрані студентом навчальні дисципліни зазначаються у його індивідуальному навчальному плані. Навчальні дисципліни, які внесені до індивідуального навчального плану студента, є обов'язковими для вивчення.

9. Не допускається зміна обраних дисциплін після початку навчального семестру, в якому вони викладаються.

10. Більше інформації про порядок реалізації студентами права на вільний вибір навчальних дисциплін можна знайти у Положенні.

Ф-Каталог – 2025 р.

Вибіркові дисципліни (ВД) для 3 курсу за НПБ 2023 р.

Потрібно обрати 36 кредитів (5 та 6 семестри):

- 5 дисциплін обсягом по 4 кредити із семестровою атестацією – заліком;
- 4 дисципліни обсягом по 4 кредити із семестровою атестацією – заліком.

№	Назва вибіркової навчальної дисципліни	Семестр	Кредити	Семестровий контроль
1.	Фізичні основи приладів твердотільної електроніки	5	4	Залік
2.	Методи веб-програмування	5	4	Залік
3.	Модельовання радіоелектронних кіл	5	4	Залік
4.	Високорівнева розробка програмного забезпечення	5	4	Залік
5.	Основи мікропроцесорної техніки	5	4	Залік
6.	Теорія сигналів і систем	5	4	Залік
7.	Технологія периферійного (граничного) сканування радіоелектронних систем	5	4	Залік
8.	Вимірювальні перетворювачі фізичних величин	6	4	Залік
9.	Архітектура обчислювальних пристроїв	6	4	Залік
10.	Технологія створення документів на основі програмної платформи LaTeX	6	4	Залік
11.	Перспективні технології проектування мікропроцесорних вузлів радіоелектронної апаратури	6	4	Залік
12.	Аналіз і оптимізація схемотехнічних рішень	6	4	Залік
13.	Сучасні методи коректного конструювання програм та інформаційних систем	6	4	Залік

Вибіркові дисципліни (ВД) для 4 курсу за НПБ 2022 р.

Потрібно обрати 20 кредитів (7 та 8 семестри):

- 3 дисциплін обсягом по 4 кредити із семестровою атестацією – заліком;
- 2 дисципліни обсягом по 4 кредити із семестровою атестацією – заліком.

№	Назва вибіркової навчальної дисципліни	Семестр	Кредити	Семестровий контроль
1.	Автоматизація конструкторського проектування радіоелектронної апаратури	7	4	Залік
2.	Пристрої зі змінною архітектурою	7	4	Залік
3.	Основи проектування вбудованих систем	7	4	Залік
4.	Радіоприймальні та радіопередавальні пристрої радіоелектронної та телекомунікаційної апаратури	7	4	Залік
5.	Нелінійна та багатокритеріальна оптимізація	7	4	Залік
6.	Основи розробки драйверів вбудованих систем на базі ОС Linux	8	4	Залік
7.	Основи побудови силової електроніки	8	4	Залік
8.	Методи математичного програмування	8	4	Залік
9.	Конструювання швидкодіючих радіоелектронних пристроїв	8	4	Залік

Опис вибірових дисциплін для 3 курсу

Дисципліна	Фізичні основи приладів твердотільної електроніки
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Базові знання з вищої математики, загальної фізики, матеріалознавства радіоелектронної апаратури, основ метрології.
Постреквізити	Електронна компонентна база радіотехнічних та телекомунікаційних систем, Конструкторське проектування радіоелектронної апаратури
Що буде вивчатися	Основні ефекти та явища які лежать в основі побудови та функціонування напівпровідникових та діелектричних елементів та приладів твердотільної електроніки.
Чому це цікаво/треба вивчати	<p>Дає можливість зрозуміти суть фізичних явищ, що лежать в основі побудови та функціонування елементів та приладів твердотільної електроніки.</p> <p>Усвідомлено підходити до вибору елементів твердотільної електроніки при проектуванні та розробці аналогових та цифрових пристроїв радіоелектронної апаратури та телекомунікаційних систем.</p> <p>Вивчення фізичних основ приладів твердотільної електроніки має кілька важливих практичних та теоретичних переваг:</p> <ul style="list-style-type: none"> • Розуміння принципів роботи електроніки: допомагає зрозуміти основні принципи роботи електронних пристроїв, що є важливим для їхнього ефективного використання та розробки. • Розробка та вдосконалення технологій: є важливим для науковців та інженерів, які працюють над новими технологіями та вдосконаленням існуючих електронних пристроїв. • Інновації та винаходи: сприяє інноваціям та розвитку нових технологій. • Розвиток електронної промисловості: можливість займатися розробкою та виробництвом електронних компонентів, що сприяє розвитку електронної промисловості. <p>Ефективність використання електроніки в різних галузях: використання електронних пристроїв більш ефективно та раціонально в різних галузях.</p>
Чому можна навчитися (результати навчання)	Проведенню досліджень електрофізичних явищ в твердотільних елементах та принципів їх функціонування. Розумінню фізичних основ та принципів функціонування елементів та приладів твердотільної електроніки. Усвідомлено підходити до вибору активної елементної бази при проектуванні та розробці широкого кола пристроїв радіоелектронної апаратури та телекомунікаційних систем. Вивчення фізичних основ приладів твердотільної електроніки може дати вам широкий спектр знань та навичок, включаючи:

	<ul style="list-style-type: none"> • Основи електроніки: допомагає вам засвоїти основи електроніки, включаючи поняття напруги, струму, опору, конденсаторів, транзисторів та інших елементів. • Проектування та розробка: знання про те, як розробляти та проектувати електронні пристрої, від простих до складних. • Навички виробництва: може допомогти вам зрозуміти процес виготовлення та властивості матеріалів, використовуваних у виробництві. • Дослідження та розвиток може вас підготувати до наукових досліджень та розвитку нових технологій. • Розвиток кар'єри: Сучасні технології та електроніка є важливою частиною багатьох галузей, від інформаційних технологій до медицини. Знання твердотільної електроніки може вас підготувати до кар'єри в цих областях. • Інновації та винаходи: дозволяє вам думати творчо та вносити нові рішення та вдосконалення в електронічні пристрої. <p>Враховуючи швидкий розвиток технологій, ці знання можуть стати дуже цінними в вашій кар'єрі та особистому розвитку.</p>
<p>Як можна користуватися набутими знаннями і уміннями (компетентності)</p>	<p>Проводити експериментальні дослідження електрофізичних явищ, що лежать в основі функціонування елементів та пристроїв твердотільної електроніки. Оптимально підходити до вибору елементів та пристроїв твердотільної електроніки при проектуванні та розробці елементів та приладів радіоелектронної апаратури та телекомунікаційних систем. Отримані знання можна використовувати в різних аспектах освіти, досліджень та професійної кар'єри:</p> <p>Професійна кар'єра:</p> <ul style="list-style-type: none"> • Робота в галузі електроніки та інженерії. • Розробка та вдосконалення електронічних пристроїв та систем. • Участь у виробництві та вдосконаленні напівпровідникових компонентів компонентів. • Робота в галузі мікроелектроніки та нанотехнологій. <p>Дослідження та Наука:</p> <ul style="list-style-type: none"> • Виконання досліджень в галузі нових матеріалів та технологій. • Участь у створенні нових пристроїв та технологій. • Дослідження в області квантової електроніки та фотоніки. <p>Освіта:</p> <ul style="list-style-type: none"> • Викладання фізики, електроніки або суміжних предметів в вищих навчальних закладах. • Розробка та впровадження нових навчальних програм. <p>Інновації та підприємництво:</p> <ul style="list-style-type: none"> • Розробка та впровадження нових технологій на ринок. • Заснування власного бізнесу у сфері електроніки або суміжних галузей. • Участь у стартапах та інноваційних проектах. <p>Технічна творчість:</p> <ul style="list-style-type: none"> • Створення власних електронних проектів та пристроїв. • Участь у технічних творчих конкурсах та хакатонах. <p>Консалтинг та експертна робота:</p> <ul style="list-style-type: none"> • Консультування у галузі твердотільної електроніки. • Експертна оцінка нових технологій та проектів.

	Подальше навчання: <ul style="list-style-type: none"> • Застосування набутих знань для навчання нових технологій та методів.
Інформаційне забезпечення	Навчальні посібники та методичні вказівки для вивчення окремих тем і розділів дисципліни та виконання лабораторних робіт (самостійної та індивідуальної роботи) в Електронному Кампусі. Силабус дисципліни (в якому зокрема наведено також перелік основних літературних джерел).
Семестровий контроль	Залік

Дисципліна	Методи веб-програмування
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Інформатика
Постреквізити	Дипломне проектування
Що буде вивчатися	Мова розмітки HTML, створення та редагування стилів CSS, мови програмування PHP, JavaScript, підхід на основі AJAX, робота з БД MySQL.
Чому це цікаво/треба вивчати	Знання в області програмування надзвичайно актуальні на сьогоднішній день і в найближчій перспективі на ринку праці. Навіть якщо ви не збираєтеся ставати програмістом, на думку роботодавців, співробітники повинні мати навички з програмування, оскільки бізнес процеси вимагають цифрових підходів.
Чому можна навчитися (результати навчання)	Створювати електронні інформаційні ресурси різної складності за допомогою HTML та CSS, використовуючи мови програмування PHP, JavaScript та технології AJAX на базі БД MySQL. Завдання вивчення дисципліни полягають у отриманні студентами знань, навичок та вмінь необхідних для обрання програмних засобів, необхідних для створення web-ресурсів, та для розробки електронних інформаційних електронних ресурсів різної структури.
Як можна користуватися набутими знаннями і вміннями (компетентності)	Здатність розробляти електронні інформаційні ресурси, обґрунтовано вибирати програмні засоби при створенні програмних web-додатків для систем обробки та візуалізації інформації.
Інформаційне забезпечення	У відкритому доступі достатня кількість інформаційних матеріалів для вивчення даної дисципліни. Всі матеріали надаються студентам в електронному вигляді, у тому числі безкоштовні віртуальні сервери для тестування.
Семестровий контроль	Залік

Дисципліна	Моделювання радіоелектронних кіл
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Основи теорії кіл, Методи обробки даних в інформатиці
Постреквізити	Цифрове оброблення сигналів, Мікропроцесорні технології і компоненти радіоелектронної апаратури
Що буде вивчатися	1.Базові режими моделювання та додаткові можливості аналізу, які супроводжують базові режими моделювання в системі Cadence OrCAD. 2.Моделі сигналів. 3.Моделі радіоелектронних компонентів.
Чому це цікаво/треба вивчати	Систему Cadence OrCAD, включно з програмою змішаного аналого цифрового моделювання PSpice, визнано в світі промисловим стандартом проектування.
Чому можна навчитися (результати навчання)	Основам комп'ютерного моделювання радіоелектронних кіл з придбанням навичок практичного застосування базових режимів моделювання у схемотехнічному проектуванні радіоелектронних пристроїв.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Застосовувати здобуті знання та навички для приведення схемотехнічних рішень у відповідність вимогам технічного завдання на проектування радіоелектронного пристрою.
Інформаційне забезпечення	Навчальні посібники, методичні рекомендації до виконання лабораторних робіт, елементи дистанційного навчання, актуальна офіційна версія програмного забезпечення OrCAD (Capture, PSpice A/D) американської компанії Cadence.
Семестровий контроль	Залік

Дисципліна	Високорівнева розробка програмного забезпечення
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	“Вступ до спеціальності”, “Інформатика”. Попередні знання хоча б однієї мови програмування на принаймні на базовому рівні та мінімальні знання алгоритмів і основних структур даних; вміння читати та розуміти англійську документацію; бажано (але не обов’язково) мати мінімальні навички роботи з Git та GitHub
Постреквізити	“Дипломне проектування”. Чітке розуміння концепцій створення сучасних комплексних програмних продуктів та систем, що дозволить більш продуктивно вирішувати актуальні програмістські задачі, в тому числі, в інших пов’язаних з програмною розробкою дисциплінах, а також для курсового та дипломного проектування, для вирішення наукових задач, обчислювальних задач, задач автоматизації та тестування програмних засобів
Що буде вивчатися	Дана дисципліна акцентує увагу на широкому спектрі задач та технологій, в яких використовується Python. Дисципліна поділяється на вивчення таких логічних складових: <ul style="list-style-type: none"> – Поглиблене вивчення синтаксису Python 3 починаючи з основ; – Базові компоненти стандартної бібліотеки Python; – Основи використання сторонніх фреймворків та бібліотек, таких як: NumPy/SciPy/Pandas, SQLAlchemy, matplotlib, imageio тощо (за вибором слухачів); – Основи асинхронного програмування з використанням Python; – Основи системного програмування з використанням Python; – Основи використання Python в обчислювальних та наукових задачах; – Основи тестування коду Python з застосуванням unittest/pytest
Чому це цікаво/треба вивчати	На сьогодні, за результатами аналітики Google Trends та таких індексів як Popularity of Programming Language Index, мова Python посідає перше місце за популярністю. Таким чином, щодня збільшується кількість програмних продуктів, що використовують Python, а також існує значна необхідність у Python-розробниках. Найбільш авторитетні світові університети почали використовувати Python у своїх дисциплінах, щороку готуючи молодих спеціалістів, які володіють мовою Python. Це, в свою чергу, означає, що з часом для Python-розробників буде створюватися дедалі більше робочих місць, попит ринку у них лише зростати, а Python буде дедалі щільніше інкорпороватися в програмні продукти та засоби
Чому можна навчитися (результати навчання)	Можливість застосування Python для розробки прикладних, користувацьких, системних та мережевих додатків, а також застосування Python в наукових, обчислювальних та автоматизованих задачах

Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання дають можливість подальшого розвитку та працевлаштування в галузі ІТ за напрямками Development, Data Science and Analysis, Machine Learning, Software Automation, Software Testing and QA тощо; Набуті знання з сучасних високорівневих концепцій програмування покращують розуміння архітектури програмного забезпечення, дають можливість відносно швидко створювати та прототипувати актуальні програмні продукти із одночасним забезпеченням якості програмного коду
Інформаційне забезпечення	Матеріали надаються засобами електронного зв'язку. Консультації доступні в онлайн-режимі в груповому чаті Telegram та, в разі необхідності, з використанням відеозв'язку. Звіти з лабораторних робіт є електронними та подаються через GitHub-репозиторій. Супровідний програмний код лабораторних робіт подається до перевірки також через GitHub, з подальшою очною/онлайн демонстрацією роботи
Семестровий контроль	Залік

Дисципліна	Основи мікропроцесорної техніки
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Дисципліни: «Інформатика», «Схемотехніка», «Електронна компонентна база радіотехнічних та телекомунікаційних систем», «Функціонально-логічне проектування».
Постреквізити	1. Дисципліни: «Мікропроцесорні технології і компоненти радіоелектронної апаратури», 2. Схемотехнічні і програмні розділи у курсовому і дипломному проектуванні інформаційно-обчислювальних засобів радіоелектронних систем.

Що буде вивчатися	Загальні принципи організації електронно-обчислювальних машин (ЕОМ), властивості основних типів їх архітектур (фон Нейманівської і гарвардської), особливості CISC і RISC наборів команд, способи подання і обробки інформації в ЕОМ. Більш досконало вивчається архітектура мікропроцесорів Intel (іx86-64), а саме: регістрові моделі, організація пам'яті і способи адресації в реальному (R-mode) та захищеному (P-mode) режимах роботи, система команд, організація системи переривань, процедури і засоби введення і виведення даних. Практична частина курсу присвячена вивченню мови асемблера для процесорів Intel і надбанню навичок програмування на мові асемблера для ОС Windows із застосуванням API функцій введення виведення у середовищі IDE MS VisualStudio 2022 .
Чому це цікаво/треба вивчати	Якщо ви мрієте про кар'єру найбільш затребуваного на ринку праці «IT-шніка», то вам не обійтися без знаній архітектури і програмування мікропроцесору - <i>серця комп'ютера</i> вашого основного майбутнього інструмента.
Чому можна навчитися (результати навчання)	Розробляти та (або) проводити аналіз структури мікропроцесорних систем, а також створювати та (або) супроводжувати їх програмне забезпечення із застосуванням сучасних інструментальних засобів і технологій.
Як можна користуватися набутими знаннями і вміннями (компетентності)	Здобуті знання з організації ЕОМ і архітектури мікропроцесорів, а також надбані навички розробки і налагодження програм на найнижчому – <i>асемблерному</i> рівні (<i>fromScratch</i> - «з нуля») утворюють міцну теоретичну і практичну базу для опанування студентами матеріалу навчальних дисциплін подальшої бакалаврської та магістерської підготовки, а у професійній практиці дадуть можливість майбутнім фахівцям освоювати або створювати особисті мікропроцесорні системи, розробляючи або принаймні розбираючись в тонкощах їх програмного забезпечення.
Інформаційне забезпечення	<p>1. Силабус дисципліни https://drive.google.com/file/d/18A5_e1wMjgA6dt-9872OBjggKn7lacRv/view?usp=share_link</p> <p>2. Основи мікропроцесорної техніки - Елемент дистанційного курсу. Електронні дидактичні демонстраційні матеріали в системі дистанційного навчання КПІ ім. Ігоря Сікорського для студентів спеціальності 172 «Телекомунікації та радіотехніка» /Укладачі В.П.Корнєв, Н.О. Бондаренко /К.: КПІ ім. Ігоря Сікорського, 2020р. https://do.ipk.kpi.ua/course/view.php?id=389</p> <p>3. Тексти і PowerPoint презентації лекцій, інструкції з лабораторних робіт, завдання ДКР і РР та інші матеріали до курсу надано на GoogleDisk classroom системі дистанційного навчання КПІ ім. Ігоря Сікорського https://classroom.google.com/c/MTUyOTY3NTE0NjI4?cjc=vihcl2u</p> <p>4. «Основи мікропроцесорної техніки». Відео-лекції до курсу / Volodymyr Korniev - канал YouTubeUA Список відтворення URL:https://www.youtube.com/playlist?list=PL36mSCzhyh0l7CcWhPBCzWHL8CaynJZg</p>
Семестровий контроль	Залік

Дисципліна	Теорія сигналів і систем
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Основи теорії кіл, Методи обробки даних в інформатиці
Постреквізити	Цифрове оброблення сигналів, Мікропроцесорні технології і компоненти радіоелектронної апаратури
Що буде вивчатися	<ol style="list-style-type: none"> 1. Типи сигналів та основи спектрального аналізу. 2. Системи перетворення аналогових сигналів, включаючи фільтрацію. 3. Системи перетворення аналогових сигналів в цифрову форму.
Чому це цікаво/треба вивчати	Радіоелектронні системи функціонують під дією сигналів, які забезпечують взаємодію з зовнішнім світом і узгоджену роботу окремих складових системи як єдиного цілого, що виконує задану функцію.
Чому можна навчитися (результати навчання)	Оволодіти інструментами спектрального аналізу, проектування аналогових фільтрів, придбати навички практичного моделювання аналогових і дискретних сигналів з застосуванням редактору сигналів.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Застосовувати здобуті знання та навички для приведення схемотехнічних рішень у відповідність вимогам технічного завдання на проектування радіоелектронних систем.
Інформаційне забезпечення	Навчальні посібники, методичні рекомендації до виконання лабораторних робіт, елементи дистанційного навчання.
Семестровий контроль	Залік

Дисципліна	Технологія периферійного (граничного) сканування радіоелектронних систем
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	5
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Електронна компонентна база радіотехнічних та телекомунікаційних систем. Методи обробки даних в інформатиці. Схемотехніка. Основи теорії кіл.
Постреквізити	Конструювання швидкодіючих радіоелектронних пристроїв. Основи проектування вбудованих систем. Автоматизація конструкторського проектування радіоелектронної апаратури. Дипломне проектування.
Що буде вивчатися	Дисципліна охоплює основи технології периферійного (граничного) сканування (Boundary Scan), застосування у радіоелектронних системах та аналізуючих пристроях. Студенти вивчатимуть архітектуру та методи розробки тестових структур Boundary Scan, їх використання для діагностики несправностей та забезпечення якості продукції.
Чому це цікаво/треба вивчати	Технології граничного сканування є критично важливими для забезпечення надійності та якості радіоелектронних пристроїв. Володіння цими методами відкриває перед студентами можливість працювати в галузі тестування та діагностики високотехнологічних систем, що робить їх більш конкурентноспроможними на ринку праці.
Чому можна навчитися (результати навчання)	1. Розуміння принципів роботи та архітектури технологій Boundary scan. 2. Застосування методів периферійного сканування для діагностики та тестування радіоелектронних систем. 3. Навички розробки та впровадження тестових структур Boundary scan.
Як можна користуватися набутими знаннями і уміннями (компетентності)	1. Розробка і тестування апаратного забезпечення. 2. Діагностика та ремонт радіоелектронних пристроїв і систем. Поліпшення якості продукції та забезпечення її відповідності стандартам.
Інформаційне забезпечення	Силабус, навчальні посібники, наукові статті, інтернет-ресурси та програмні інструменти для моделювання і тестування Boundary scan
Семестровий контроль	Залік

Дисципліна	Вимірювальні перетворювачі фізичних величин
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем

Курс	3
Семестр викладання	6
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Електронна компонентна база радіотехнічних та телекомунікаційних систем Матеріали радіоелектронної апаратури та телекомунікаційних систем Методи обробки даних в інформатиці. Схемотехніка.
Постреквізити	Моделювання технічних систем і технологічних процесів. Дипломне проектування.
Вимоги до початку вивчення	Базові знання фізичних процесів і явищ, (перш за все електрофізичних), які зумовлюють використання провідникових, магнітних, напівпровідникових та діелектричних матеріалів в сенсорній електроніці, принципів функціонування електронних приладів та електронних схем. Знання математичних методів обробки експериментальних даних для інженерних розрахунків в межах Microsoft Excel, уміння використовувати пакети прикладних програм (зокрема OrCAD та програмного модуля PSpice) для моделювання вольт-амперних характеристик.
Що буде вивчатися	1. Значення і місце вимірювальних перетворювачів у сучасних системах збору та обробки даних. Основні фізичні ефекти, які покладено в основу функціонування вимірювальних перетворювачів. Основні види сенсорів та їх місце у структурі сенсорної електроніки. 2. Особливості функціонування мікроелектронних вимірювальних перетворювачів на основі однорідних та неоднорідних середовищ. Фізика сенсорних приладів твердотільної електроніки. Сенсорні властивості p-n переходу. 4. Мікроелектронні інтегральні сенсорні структури. Технології мікроелектронних сенсорних структур. Сенсорні властивості мікроелектронних сенсорних структур. 5. Елементна база сенсорної електроніки. Конструкторсько-технологічна реалізація та метрологічні характеристики вимірювальних перетворювачів.
Чому це цікаво/треба вивчати	Вимірювальні перетворювачі фізичних величин є першою ланкою будь-якого апаратно-програмного комплексу збору і обробки даних. Тому для точного і безпомилкового перетворення інформації у комплексі необхідно володіти знаннями основних фізичних процесів перетворення фізичної величини у електричний сигнал, конструкторсько-технологічними особливостями реалізації сенсорів, враховувати суперечності між властивостями первинного і вторинного вимірювального перетворювача, умінням використати ці знання для аналізу і синтезу метрологічної характеристики вимірювального перетворювача, моделювати та кількісно оцінювати очікуваний результат.
Чому можна навчитися (результати навчання)	Розумінню основних властивостей компонентної бази сенсорної електроніки для забезпечення якості та надійності функціонування телекомунікаційних та радіотехнічних систем і пристроїв. Здатності вирішувати стандартні завдання професійної діяльності із застосуванням

	інформаційно-комунікаційних технологій. Приймати і фахово обґрунтовувати оптимальні інженерно-технічні рішення на основі раціональних варіантів побудови електронно-обчислювальних систем збору і обробки даних. Набуті знання можна використати при проектуванні систем збору і обробки даних, інформаційно-обчислювальних засобів в радіоелектронних системах різного функціонального призначення, нових вимірювальних приладах.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Вміння вирішувати стандартні професійні завдання, ефективно використовуючи інформаційні ресурси та ІКТ, з розумінням інформаційної безпеки, здатність здійснювати комп'ютерне моделювання електронних пристроїв, систем і процесів, прогнозуючи їх поведінку та оптимізуючи параметри, вміння проводити інструментальні вимірювання в телекомунікаційних мережах, аналізуючи їх характеристики, та вміння обґрунтовано добирати електронні компоненти, розробляти схеми, розраховувати параметри та проектувати друковані плати, враховуючи зовнішні фактори.
Інформаційне забезпечення	1. Навчальні посібники та методичні вказівки для вивчення окремих тем і розділів дисципліни та виконання практичних розрахункових робіт (розрахунково-графічних робіт). 2. Відеолекції і відеоконсультації. 3. Силабус дисципліни https://docs.google.com/document/d/12SyZV7-MjKPx6g8PomrmrzBLuCRMbw-S/edit
Семестровий контроль	Залік

Дисципліна	Архітектура обчислювальних пристроїв
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	6
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Вивчення дисципліни потребує знання основ інформатики, основ цифрової схемотехніки, вміння читати та розуміти англomовну документацію, вміння програмування мовою Verilog . 1. Інформатика. 2. Схемотехніка. 3. Автоматизація проектування цифрових пристроїв

Постреквізити	“Мікропроцесорні технології і компоненти радіоелектронної апаратури. Курсовий проект”, “Дипломне проектування”.
Що буде вивчатися	Під час навчання студенти ознайомляться з архітектурою та методами проектування обчислювальних пристроїв з використанням мови опису апаратури (HDL) Verilog. На лабораторних заняттях студенти навчатимуться робити описи складових частин процесорного ядра, однокітного та конвейерного ядра, виконувати їх тестування та аналізувати результати.
Чому це цікаво/треба вивчати	Дисципліна дозволяє опанувати теоретичні основи, що дозволяють зрозуміти базові методи та підходи створення обчислювальних пристроїв. Навчає способам їх налаштування та тестування.
Чому можна навчитися (результати навчання)	Можна навчитися описувати мовою Verilog базові компоненти процесорного ядра, збирати з базових компонентів складні системи та тестувати їх. Набути відповідних знань з принципу побудови однокітного та конвейерного процесора, та різних варіантів побудови кеш-пам'яті.
Як можна користуватися набутими знаннями і вміннями (компетентності)	Набуті знання можуть бути використані при розробці та тестуванні пристроїв на основі FPGA, SoC або ASIC-технологій
Інформаційне забезпечення	Всі матеріали надаються студентам в електронному вигляді: конспект і презентації лекцій, методичні рекомендації до виконання лабораторних робіт, відео-записи лекцій, фірмова документація і довідкова інформація.
Семестровий контроль	Залік

Дисципліна	Технологія створення документів на основі програмної платформи LaTeX
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	6
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Базові знання з інформатики
Постреквізити	Дипломне проектування
Що буде вивчатися	Створення технічних документів (дипломних проектів, магістерських дисертацій, наукових статей, монографій тощо) та презентацій за допомогою програмної платформи LaTeX
Чому це цікаво/треба вивчати	Програмна платформа LaTeX дозволить вам по іншому подивитися на процес створення текстового документу (зокрема, дипломних проектів,

	магістерських дисертацій, наукових статей тощо), особливо якщо вам потрібно працювати з таблицям, формулами та рисунками.
Чому можна навчитися (результати навчання)	<p>Більшість студентів в процесі навчання створюють велику кількість документів (звітів з лабораторних робіт, РГР, курсових робіт, наукових статей та дипломних проєктів і робіт) з використанням візуального редактора, який працює по принципу “що ти бачиш, те й отримаєш” (WYSIWYG є аббревіатурою від англ. <i>What You See Is What You Get</i>). Яскравим представником даного принципу є редактор Microsoft Word. Найбільші складнощі при роботі з даними редакторами виникають при редагуванні документів великого об’єму. Альтернатива є. LaTeX – це набір інструментів для створення професійних інструментів, працює за принципом “що ти бачиш, те й маєш на увазі” (WYSIWYM є аббревіатурою від англ. <i>What You See Is What You Mean</i>). Даний підхід до написання документу дозволяє зосередитися на тільки на змісті документа, залишивши його форматування програмі.</p> <p>Цей програмний інструмент використовується для створення наукових документів, написання книг, а також багатьох інших форм публікацій. Він дозволяє не тільки створювати красиво оформлені документи, але також дає користувачам можливість швидко реалізовувати такі складні елементи друкованого набору, як математичні вирази, таблиці, посилання та бібліографії, отримуючи узгоджену розмітку по всіх розділах.</p> <p>Завдяки доступності великої кількості відкритих бібліотек можливості LaTeX стають практично безмежними. Ці бібліотеки розширюють можливості користувачів ще більше, дозволяючи додавати виноски, малювати схеми та інше.</p>
Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання дозволять вам скоротити час написання технічних документів (наукових статей, курсових та дипломних робіт і проєктів, дисертацій тощо), зосередившись виключно на змістом документу та не хвилюватися про коректну нумерацію сторінок, розділів та посилань в тексті, а також списку літератури.
Інформаційне забезпечення	Силабус, навчальний посібник, презентації. Всі методичні матеріали надаються студентам в електронному вигляді в Google Class.
Семестровий контроль	Залік

Дисципліна	Перспективні технології проектування мікропроцесорних вузлів радіоелектронної апаратури
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	6
Обсяг у кредитах	4

Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Вивчення дисципліни потребує мати знання основ інформатики, основ обчислювальної та мікропроцесорної техніки, вміння читати та розуміти англійську документацію, вміння програмування на алгоритмічній мові C/C++ . Дисципліни: “Інформатика”, “Функціонально-логічне проектування”, “Схемотехніка”.
Постреквізити	Дисципліна вивчається одночасно з нормативною дисципліною професійної підготовки «Мікропроцесорні технології і компоненти радіоелектронної апаратури» і призначена для поглиблення знань з архітектури і системи команд мікроконтролерів ARM (Cortex-M3/M4), принципів і засобів проектування радіоелектронної апаратури (PEA) на їх основі, а також розширення вмінь і навичок проектування програмного забезпечення мікропроцесорних вузлів PEA. Здобуті знання і навички забезпечують здатність студентів виконати курсове проектування з дисципліни «Мікропроцесорні технології і компоненти радіоелектронної апаратури», а також виконати схемотехнічні і програмні розділи у “Дипломному проектуванні” інформаційно-обчислювальних засобів радіоелектронних систем.
Що буде вивчатися	1.Архітектура і система команд ARM – мікроконтролерів. 2.ARM Assembly та Bare-Metal Embedded-C програмування мікроконтролерів STM32 і різноманітних периферійних пристроїв. 3.Сучасні інструментальні засоби і технології проектування програмно-орієнтованих вузлів радіоелектронної апаратури на основі мікроконтролерів із застосуванням сучасних інструментальних засобів (асемблерів, програмних емуляторів, оцінювальних модулів і пристроїв типу EvaluationBoard, фірмових SDK, інтегрованих середовищ проектування IDE Keil μVision5, STM CubeMx, CubeIDE та інше).
Чому це цікаво/треба вивчати	ARM-процесори становлять більш 90% усіх вбудованих 32-розрядних RISC-процесорів. На їх основі працюють мільярди мобільних телефонів і смартфонів, цифрові телевізори і приставки, величезна кількість апаратури побутового, промислового і військового призначення. Вже зараз майже 100% комп’ютерів Apple продаються з процесорами ARM-архітектури. Тому отримані знання з організації і архітектури цього класу мікроконтролерів, а також здобуті навички розробки і налагодження програм для них утворюють міцну теоретичну і практичну базу для опанування студентами матеріалу навчальних дисциплін подальшої бакалаврської і магістерської підготовки, а у професійній практиці дадуть можливість майбутнім фахівцям освоювати існуючі або створювати особисті мікропроцесорні системи різного призначення.

Чому можна навчитися (результати навчання)	<p>По закінченні цього курсу ви зможете:</p> <ul style="list-style-type: none"> –обґрунтовано обирати необхідні моделі МК з архітектурою ARM Cortex-M при проектуванні (PEA); –користуватися фірмовою документацією мікроконтролерів для професійного створення МПС; –проектувати структуру і принципові схеми PEA із застосуванням МК; –створювати драйвери для периферійних пристроїв мікроконтролерів, таких як ADC, DAC, UART, PWM, GPIO, TIMERS та інше; –розробляти програмне забезпечення PEA як на основі STM32 так і інших мікроконтролерів ARM архітектури із застосуванням сучасних інструментальних засобів.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання та навички проектування схемотехнічного і програмного забезпечення PEA на основі мікроконтролерів з архітектурою ARM створюють надійну базу для майбутньої кар'єри випускників у одному з найбільш затребуваних секторів ринку праці.
Інформаційне забезпечення	<p>Всі матеріали надаються студентам в електронному вигляді: конспект і презентації лекцій, методичні рекомендації до виконання лабораторних робіт, відеозаписи лекцій, фірмова документація і довідкова інформація.</p> <p>1. Загальна інформація з дисципліни у її силабусі: https://drive.google.com/file/d/1Bo4DWvOOI-QEWuFZc84H4CiJCSWzKIKR/view?usp=share_link</p> <p>2. Відеолекції - Volodymyr Korniev YouTube (список відтворювань) URL: https://www.youtube.com/playlist?list=PL36mSCczhyh29mLwDloGPi2TfTms_T7dZ</p>
Семестровий контроль	Залік

Дисципліна	Аналіз і оптимізація схемотехнічних рішень
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	6
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури

Пререквізити	Основи теорії кіл, Методи обробки даних в інформатиці, Схемотехніка
Постреквізити	Цифрове оброблення сигналів, Мікропроцесорні технології і компоненти радіоелектронної апаратури, Основи теорії телекомунікацій і радіотехніки, Дипломне проектування
Що буде вивчатися	1.Основні складові та принципи побудови систем автоматизації схемотехнічного проектування на прикладі системи Cadence OrCAD. 2.Базові типи аналізу та додаткові можливості комп'ютерного аналізу радіоелектронних схем в OrCAD PSpice. 3.Методи параметричної оптимізації радіоелектронних схем з практичною реалізацією в PSpice Optimizer.
Чому це цікаво/треба вивчати	Систему Cadence OrCAD, включно з програмою змішаного аналого цифрового моделювання OrCAD PSpice, визнано в світі промисловим стандартом проектування.
Чому можна навчитися (результати навчання)	Основам схемотехнічного проектування радіоелектронних пристроїв в програмному середовищі Cadence OrCAD з придбанням навичок практичного застосування методів аналізу та оптимізації.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Застосовувати здобуті знання та навички для ефективного створення схемотехнічних рішень, які відповідають вимогам технічного завдання на проектування радіоелектронного пристрою.
Інформаційне забезпечення	Навчальні посібники, методичні рекомендації до виконання лабораторних робіт, елементи дистанційного навчання, актуальна офіційна версія програмного забезпечення Cadence OrCAD (Capture, PSpice A/D, PSpice Advanced Analysis) американської компанії Cadence.
Семестровий контроль	Залік

Дисципліна	Сучасні методи коректного конструювання програм та інформаційних систем
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	3
Семестр викладання	6
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури

Пререквізити	Базові знання з вищої математики, методів обробки даних в інформатиці, C++ та функціонально-логічного проектування
Постреквізити	Дипломне проектування
Що буде вивчатися	Парадигми програмування, основні аспекти програм та засадничі принципи програмування, основи композиційного програмування, сучасні інструментальні засоби і технології проектування коректного програмного забезпечення та інформаційних систем на основі методів редукції та програмних дескрипторів.
Чому це цікаво/треба вивчати	Проникнення інформаційних технологій в усі сфери життєдіяльності соціуму висуває надзвичайно жорсткі вимоги, як для вже існуючого, так і до розроблюваного програмного забезпечення. Проблеми управління якістю програмного забезпечення, ефективністю його розробки та можливості його реінжинірингу (проблема збереження інвестицій) у нинішніх умовах надзвичайно актуальні. Тому знання в області розробки коректного програмного забезпечення та прикладних інформаційних систем, основ технологізації програмування за рахунок переходу від універсальних систем нотації текстів програм до об'єктно орієнтованих систем, що підтримують конструювання коректного програмного забезпечення надають реальні конкурентні переваги в галузі розробки прикладного програмного забезпечення, дозволяють свідомо застосовувати вивчені підходи, методи та рішення в галузі програмування, створювати власні програмно-апаратні рішення у радіоелектроніці та телекомунікаціях
Чому можна навчитися (результати навчання)	Досліджувати характеристики цільових класів функцій та проводити на цій основі, з використанням формальних методів редукції та програмних дескрипторів, розробку коректного прикладного програмного забезпечення, проблемно-орієнтованих мовних процесорів та інформаційних систем широкого вжитку, розуміти авторські ідеї, навчатись передовому досвіду та створювати власні програмно-апаратні системи маніпулювання даними.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання та навички проектування коректного програмного забезпечення та інформаційних систем створюють надійну базу для майбутньої кар'єри випускників у одному з найбільш затребуваних секторів ринку праці, формують здатність досліджувати, верифікувати існуючі та розробляти власні програмні, програмно-апаратні рішення та прикладні інформаційні системи в галузі радіоелектроніки та телекомунікацій.
Інформаційне забезпечення	Всі матеріали надаються студентам в електронному вигляді: конспект і презентації лекцій, методичні рекомендації до виконання лабораторних робіт, фірмова документація і довідкова інформація.
Семестровий контроль	Залік

Опис вибірових дисциплін для 4 курсу

Дисципліна	Автоматизація конструкторського проектування радіоелектронної апаратури
Рівень ВО	бакалавр

Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	7
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Базові знання з електронної компонентної бази радіотехнічних та телекомунікаційних систем, схемотехніки, конструкторського проектування радіоелектронної апаратури
Постреквізити	Дипломне проектування
Що буде вивчатися	Метою курсу являється вивчення методів опису моделей схем та конструкцій, алгоритмів розв'язання основних задач конструкторського проектування: компоновання електронно-обчислювальної апаратури, розміщення компонентів на монтажному просторі, трасування з'єднань з урахуванням багатокритеріальної оптимізації
Чому це цікаво/треба вивчати	Практичне застосування алгоритмів щодо оптимізації конструкторських рішень: групування компонентів, розташування та трасування з'єднань
Чому можна навчитися (результати навчання)	Оптимально групувати, розміщувати конструктивні елементи на замкнутому монтажному просторі (друкованій платі) та трасувати з'єднання для всіх видів друкованих плат, включаючи багатошарові.
Як можна користуватися набутими знаннями і уміннями (компетентності)	В результаті вивчення курсу студенти повинні вміти розробляти моделі схем та конструкції, алгоритми рішення конструкторських задач з урахуванням багатьох конструкторсько - технологічних обмежень, використовувати сучасні системи автоматизованого проектування (САПР) для вирішення поставленої задачі, оцінювати отримані результати у відповідності з множиною критеріїв оптимізації
Інформаційне забезпечення	Всі матеріали надаються студентам в електронному вигляді: конспект лекцій, презентації, приклади практичних робіт, вказівки по виконанню лабораторних робіт.
Семестровий контроль	Залік

Дисципліна	Пристрої зі змінною архітектурою
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	7
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Базові знання з функціонально-логічного проектування, електронної компонентної бази радіотехнічних та телекомунікаційних систем, мови опису апаратури Verilog HDL
Постреквізити	Дипломне проектування
Що буде вивчатися	<ol style="list-style-type: none"> 1. Можливість зміни архітектури – як спосіб універсалізації. 2. Варіанти побудови пристроїв зі змінною архітектурою. 3. Приклади реалізації цифрових та аналогових компонентів зі змінною архітектурою.
Чому це цікаво/треба вивчати	Технології застосування компонентів зі змінною архітектурою є домінуючими при розробці нових пристроїв
Чому можна навчитися (результати навчання)	Можна навчитися реалізовувати базові компоненти цифрових та аналогових пристроїв, збирати з базових компонентів складні системи та тестувати їх.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання можуть бути використані при розробці та тестуванні пристроїв на основі FPGA, SoC або ASIC-технологій
Інформаційне забезпечення	Програма дисципліни, підручники, навчальний посібник з лабораторних робіт, презентації, програмне забезпечення, плати для тестування
Семестровий контроль	Залік

Дисципліна	Основи проектування вбудованих систем
Рівень ВО	Бакалавр
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	7
Обсяг у кредитах	4

Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	“Вступ до спеціальності”, “Інформатика”, “Схемотехніка”, “Функціонально-логічне проектування”, “Мікропроцесорні технології і компоненти радіоелектронної апаратури”. Мова програмування C; базові навички роботи в Linux-оточенні; базові знання комп’ютерної архітектури
Постреквізити	Оволодіння дисципліною дає можливість подальшого працевлаштування в галузі ІТ за напрямком Embedded; “Дипломне проектування” інформаційно-обчислювальних засобів радіоелектронних систем
Що буде вивчатися	Побудова вбудованих систем на базі Embedded Linux; розробка модулів ядра Linux; використання процесорів ARM у вбудованих системах; створення прототипів вбудованих систем з використанням плати BeagleBone Black
Чому це цікаво/треба вивчати	Станом на сьогодні, значна частка спеціалістів ІТ-індустрії задіяна у розробці embedded-проектів, таких як: бортові комп’ютери автомобілів, роутери та мережеві пристрої, пристрої на базі Android, системи відеонагляду, смарт- та ІОТ-пристрої, self-driving автомобілі тощо. Потреби ринку у embedded-спеціалістах щодня зростають відносно значними темпами. Таким чином, оволодіння даною дисципліною дає потенціальну можливість в подальшому розпочати успішну кар’єру розробника в досить актуальній галузі
Чому можна навчитися (результати навчання)	Розробляти модулі ядра Linux; створювати власні embedded-системи (на зразок наведених у попередньому підпункті); інтегрувати існуючі компоненти в єдині складні вбудовані системи; покращити навички роботи в linux-оточенні; покращити coding style; оволодіти «хорошими практиками» використання сучасної мови C в контексті розробки порівняно складних проектів; вивчити архітектуру вбудованих систем; набути/покращити вміння роботи з інструментами розробника (git, Make, GCC); навчитися працювати з системами автоматизованої збірки документації проекту (на зразок Sphinx, Doxygen); підвищити кількість внесків у відкриті проекти у власному GitHub-профайлі (актуально при подальшому працевлаштуванні)
Як можна користуватися набутими знаннями і уміннями (компетентності)	Для можливості подальшого працевлаштування в галузі ІТ в якості embedded-розробника; для участі в сучасних проектах за даним напрямком (в.т.ч. Open Source); для створення власних комерційно придатних пристроїв та систем; для використання набутих знань в науці та техніці; для дипломного проектування; набуття компетенції kernel-розробника та участі в розробці ядра Linux
Інформаційне забезпечення	Матеріали надаються засобами електронного зв’язку. Консультації доступні в онлайн-режимі в груповому чаті Telegram та, в разі необхідності, з використанням відеозв’язку. Звіти з лабораторних робіт є електронними та подаються через GitHub-репозиторій. Супровідний програмний код лабораторних робіт подається до перевірки також через GitHub, з подальшою очною демонстрацією роботи
Семестровий контроль	Залік

Дисципліна	Радіоприймальні та радіопередавальні пристрої радіоелектронної та телекомунікаційної апаратури
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	7
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Електронна компонентна база радіотехнічних та телекомунікаційних систем, Матеріали радіоелектронної апаратури та телекомунікаційних систем, Схемотехніка, Мікропроцесорні технології і компоненти радіоелектронної апаратури.
Постреквізити	Дипломне проектування
Що буде вивчатися	Розповсюдження радіохвиль. Структура та схемотехніка радіоприймальних та радіопередавальних пристроїв.
Чому це цікаво/треба вивчати	Отримання знань, умінь та навичок створювати радіоприймальні та радіопередавальні пристрої радіоелектронних та телекомунікаційних вузлів та приладів на основі сучасної елементної бази та технології поверхневого монтажу, а також модернізувати існуючу радіоелектронну апаратуру (РЕА) на основі сучасних методів конструювання і пакетів інструментальних програм інженерного проектування конструктивних елементів всіх рівнів ієрархії.
Чому можна навчитися (результати навчання)	Створювати радіоприймальні та радіопередавальні прилади та вузли різного рангу ієрархії та в цілому РЕА на сучасній елементній базі з урахуванням протидії множини факторів впливу, а також забезпечення теплового режиму роботи, завадостійкості, електромагнітної сумісності, механічній міцності, високої надійності та технологічності та інше.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Здатність розробляти радіоприймальні та радіопередавальні прилади, обґрунтовано вибирати елементну базу.
Інформаційне забезпечення	У відкритому доступі достатня кількість інформаційних матеріалів для вивчення даної дисципліни. Всі матеріали надаються студентам в електронному вигляді, у тому числі безкоштовні віртуальні сервери для тестування.
Семестровий контроль	Залік

Дисципліна	Нелінійна багатокритеріальна оптимізація
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем

Курс	4
Семестр викладання	7
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	"Вища математика", "Інформатика-2", «Основи метрології», "Методи обробки даних в інформатиці", "Конструкторське проектування радіоелектронної апаратури"
Постреквізити	"Моделювання технічних систем та технологічних процесів", "Дипломне проектування".
Що буде вивчатися	<p>1. Проектування сучасних складних технічних систем та систем управління ними з використанням методів математичного програмування..</p> <p>2. Моделі і методи математичного програмування. Математична постановка оптимізаційних задач.</p> <p>3. Багатокритерійна оптимізація систем управління. Постановка задачі. Методи об'єднання окремих критеріїв: кількісно сумісних і несумісних між собою та критеріїв, для яких визначено співвідношення переваги за вагомістю. Особливості векторного синтезу систем управління. Зведення векторного синтезу до скалярного. Особливості розв'язання задач синтезу при невідомих вихідних даних. Особливості векторного синтезу порівняно зі скалярним.</p> <p>Основні методи зведення результуючого показника якості: об'єктивні методи, суб'єктивні та мінімаксні методи.</p> <p>Оптимізація задач проектування систем управління з урахуванням випадкових факторів.</p>
Чому це цікаво/треба вивчати	<p>Знання в області математичного програмування надзвичайно актуальні на ринку праці. Сьогодні підсистема оптимізації входить до складу будь-якого програмного комплексу автоматизації проектування.</p> <p>Тому, набута здатність важлива, щоб проводити розрахунки у процесі оптимального проектування засобів телекомунікаційних систем, відповідно до технічного завдання, з використанням як стандартних, так і самостійно створених методів, прийомів і програмних засобів автоматизації проектування.</p>
Чому можна навчитися (результати навчання)	<p>Приймати і фахово обґрунтовувати обрані інженерно-технічні рішення на основі оптимальних варіантів побудови систем різного функціонального призначення, використовувати сучасне програмне забезпечення (MatLab).</p>
Як можна користуватися набутими знаннями і вміннями (компетентності)	<p>Набуті знання можна використати при проектуванні нових, чи оптимізації існуючих, складних технічних систем різного функціонального призначення.</p>

Інформаційне забезпечення	Навчальні посібники з прикладами до лекцій, лабораторних робіт, розрахунково-графічної роботи. Також у відкритому доступі достатня кількість електронних інформаційних матеріалів для вивчення даної дисципліни.
Семестр. контроль	Залік

Дисципліна	Основи розробки драйверів вбудованих систем на базі ОС Linux
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	8
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Базові знання мови програмування C, створення або розуміння Makefile файлів, роботи з додатками контролю версій (Git, HG), основи теорії електричних кіл, навички роботи з середовищем ОС Linux через термінал (команди копіювання, запуск додатків, і т.д) та з англійською документацією.
Постреквізити	Дипломне проектування
Що буде вивчатися	Ця дисципліна акцентує увагу на концепції створення драйверів в ОС Linux, які будуть написані на мові програмування C та містить наступні розділи: <ul style="list-style-type: none"> - концепція статичних і динамічних драйверів в ОС Linux; - концепція переліку периферії в файлах DTS (Device Tree Source); - клонування, модифікація репозиторію Yocto, побудова власної збірки ОС Linux; - додавання власних модулів для ОС Linux; - вивчення основних компонентів модулів ОС Linux (ініціалізація, деініціалізація); - побудова інтерфейсу взаємодії модулів ОС Linux з інтерфейсом користувача (ioctl, sysfs, moduleparam); - розуміння різних контекстів виконання коду в драйверах ОС Linux, багатопоточності в додатках та вивчення взаємодії доступу спільних даних між потоками; - переривання і таймери в драйверах ОС Linux; - основи роботи з мережевими пристроями, створення віртуальних пристроїв в драйверах, основні інтерфейси взаємодії.
Чому це цікаво/треба вивчати	На сьогоднішній день більшість вбудованих систем, які мають власне ПЗ взаємодії між своїми компонентами, створені як додатки і драйвери до існуючої ОС Linux. Це стосується як звичайних пристроїв, так і більш складних, таких як Wi-Fi роутер, switch тощо. Створення драйверів в ОС Linux на мові програмування C має свою особливість і є менш поширеним підходом у порівнянні з іншими. Проте вакансій в українських та закордонних компаніях достатньо велика кількість саме через вказану вище специфіку.

Чому можна навчитися (результати навчання)	Створювати додатки і драйвери різної складності та під різні задачі, наприклад, створення власних Wi-Fi пристроїв, які матимуть свої власні інтерфейси передачі даних через інші протоколи. Проектувати технічні рішення, які реалізують коректну взаємодію між потоками чи різними контекстами всередині власного драйвера (модуля). Отримати знання інтерпретації повідомлень аварійного завершення ядра, що спричинені помилками, допущеними під час створення модулів (Kernel Panic).
Як можна користуватися набутими знаннями і уміннями (компетентності)	Здатність розробляти власні модулі для ОС Linux та вміти налагоджувати їх, а також проектувати різні інтерфейси користувача для доступу до даних модулів ядра.
Інформаційне забезпечення	У відкритому доступі наявна достатня кількість інформаційних матеріалів для вивчення дисципліни. Всі матеріали надаються студентам в електронному вигляді. Для виконання завдань і налагодження створених рішень наявна достатньо велика кількість відкритого ПЗ (офіційна ОС Raspbian, побудова власної збірки ОС на базі Yocto, Buildroot для інтеграції власних модулів у збірку).
Семестровий контроль	Залік

Дисципліна	Основи побудови силової електроніки
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	8
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	Базові знання з основ метрології; основи теорії кіл; аналогової та цифрової електроніки; схемотехніки; електронної компонентної бази радіотехнічних та телекомунікаційних систем; вміння читати та розуміти англійську технічну документацію.
Постреквізити	Здобуті знання і навички забезпечують чітке розуміння концепцій створення сучасних комплексних вбудованих систем, що дозволить більш ефективно вирішувати актуальні інженерні задачі, в тому числі, в інших пов'язаних з проектуванням інформаційно-обчислювальних засобів радіоелектронних систем дисциплінах, а також здатність студентів виконати схемотехнічні розділи в межах курсу “Дипломне проектування”, курсових проектах та для вирішення наукових задач
Що буде вивчатися	Дисципліна поділяється на вивчення таких логічних складових: <ul style="list-style-type: none"> - основ побудови силових транзисторів, схеми їх захисту, діагностики, паразитні ефекти інтегральних транзисторів. - основ побудови силових вихідних каскадів; - проектування джерел опорної напруги як основної складової джерел живлення.

	<ul style="list-style-type: none"> - основ побудови лінійних джерел живлення, в тому числі їх складових: генераторів прямокутних і пілкоподібних імпульсів, ШІМ-модуляторів, підсилювачів сигналу похибки зворотного зв'язку - основ побудови підвищувальних, понижувальних, підвищувально-понижувальних DC-DC перетворювачів, в тому числі ємнісних DC-DC перетворювачів й індуктивних DC-DC перетворювачів.
Чому це цікаво/треба вивчати	На сьогодні інженери-схемотехніки є затребуваною професією на ринку праці як в області створення вбудованих систем, так і в області створення кінцевих продуктів. Знання в області основ побудови силової радіоелектронної апаратури дають можливість свідомо застосовувати вивчені схемотехнічні та конструктивні рішення в галузі мікросхемотехніки, створювати власні інженерні рішення при конструюванні електронно-обчислювальної апаратури, свідомо підходити до вибору електронно-компонентної бази при проектування пристроїв.
Чому можна навчитися (результати навчання)	Проводити аналіз існуючих зразків електронно-обчислювальної апаратури, інтегральних мікросхем силової електроніки. Розробляти і проектувати вузли живлення вбудованих систем, проводити аналіз їх роботи і коректного налаштування. Розробляти і проектувати вихідні силові каскади, здатні комутувати велику потужність до кінцевих споживачів.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання дають можливість подальшого розвитку та працевлаштування як інженера-схемотехніка за напрямками вбудованих систем, електронних пристроїв, інтегральної мікро- і наносхемотехніки тощо. Набуті знання з основ побудови джерел живлення і силових вихідних каскадів покращують розуміння архітектури і принципів побудови вбудованих систем і кінцевих електронно-обчислювальних пристроїв в тому числі на рівні інтегральної мікро- і наносхемотехніки. А також дають можливість відносно швидко створювати та прототипувати актуальні схемотехнічні рішення.
Інформаційне забезпечення	Матеріали надаються засобами електронного зв'язку. Консультації доступні в онлайн-режимі в груповому чаті Telegram та, в разі необхідності, з використанням відеозв'язку. Звіти з лабораторних робіт є електронними та подаються засобами електронного зв'язку. До матеріалів, що надаються студентам відносяться силабус, навчальні посібники, методичні рекомендації до виконання лабораторних робіт, відеолекції, офіційна версія програмного забезпечення Cadence.
Семестровий контроль	Залік

Дисципліна	Методи математичного програмування
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4

Семестр викладання	8
Обсяг у кредитах	4
Мова викладання	українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	"Вища математика", "Інформатика-2", «Основи метрології», "Методи обробки даних в інформатиці", "Конструкторське проектування радіоелектронної апаратури"
Пост реквізити	Дипломне проектування
Що буде вивчатися	<ol style="list-style-type: none"> 1. Роль і місце математичного програмування у проектуванні сучасних складних технічних систем та систем управління ними. 2. Концептуальні аспекти математичного програмування. 3. Сутність оптимізаційних моделей і методів. Математичне програмування. Математична постановка оптимізаційних задач. Класифікація задач математичного програмування. 4. Лінійне програмування (ЛП). Форми запису лінійних оптимізаційних задач. Геометрична інтерпретація лінійних оптимізаційних моделей. Алгоритм розв'язування задачі ЛП симплекс методом. 5. Моделі та методи цілочислової оптимізації. Постановка і математичні моделі задач із цілочисловими змінними. Загальна характеристика методів розв'язування цілочислових задач ЛП. Методи відтинання (метод Гоморі) та комбіновані методи (метод гілок і меж). 6. Нелінійна оптимізація. Математична постановка. Геометрична інтерпретація задач нелінійного програмування (НП). Основні труднощі розв'язування задач НП. Критерії оптимальності в задачах без обмежень. Методи прямого пошуку, градієнтні методи різних порядків. Критерії оптимальності в задачах з обмеженнями. Метод множників Лагранжа, штрафних та бар'єрних функцій. Методи випадкового пошуку. 7. Динамічне програмування. Математична постановка задачі. Принцип оптимальності Беллмана. Рівняння Беллмана, яке задає необхідну умову мінімуму функціоналу.
Чому це цікаво/треба вивчати	Сьогодні підсистема оптимізації входить до складу будь-якого програмного комплексу автоматизації проектування. Працівцям цінна набута здатність проводити розрахунки у процесі оптимального проектування засобів телекомунікаційних та радіотехнічних систем, відповідно до вихідних даних, з використанням стандартних методів, прийомів і програмних засобів автоматизації проектування.
Чому можна навчитися (результати навчання)	Розуміння основних властивостей методів оптимізації для забезпечення якості та надійності побудови та функціонування телекомунікаційних та радіотехнічних систем і пристроїв. Фахово приймати і обґрунтовувати вірні інженерно-технічні рішення на основі оптимальних варіантів побудови електронно-обчислювальних систем різного функціонального призначення, використовуючи сучасне програмне забезпечення.
Як можна користуватися набутими знаннями і уміннями (компетентності)	Набуті знання можна використати при проектуванні нових, чи оптимізації існуючих, складних технічних систем, інформаційно-обчислювальних засобів в радіоелектронних системах різного функціонального призначення.

Інформаційне забезпечення	Силабус, навчальні посібники з прикладами до лекцій, лабораторних робіт, розрахунково-графічної роботи.
Семестр. контроль	Залік

Дисципліна	Конструювання швидкодіючих радіоелектронних пристроїв
Рівень ВО	Перший (бакалаврський)
Освітня програма	Інформаційно-обчислювальні засоби радіоелектронних систем
Курс	4
Семестр викладання	8
Обсяг у кредитах	4
Мова викладання	Українська
Кафедра	Конструювання електронно-обчислювальної апаратури
Пререквізити	«Матеріали радіоелектронної апаратури та телекомунікаційних систем», «Конструкторське проектування радіоелектронної апаратури», «Автоматизація проектування цифрових пристроїв»
Постреквізити	«Переддипломна практика», «Дипломне проектування»
Що буде вивчатися	Метою курсу являється вивчення конструктивних, схемотехнічних та топологічних принципів проектування швидкодіючої цифрової техніки
Чому це цікаво/треба вивчати	Розгляд фізичних законів, які лежать у основі проблем з перехресними завадами та електромагнітним випромінюванням високошвидкісної цифрової апаратури, дозволяють правильно використовувати отриманні знання під час практичного застосування.
Чому можна навчитися (результати навчання)	Студенти отримають знання по оптимальному проектуванню ліній передачі сигналів, узгодженню ланцюгів, системі живлення, екранування, оптимальній сучасній елементній базі та принципах проектування високошвидкісних друкованих плат,.
Як можна користуватися набутими знаннями і уміннями (компетентності)	В результаті вивчення курсу студенти повинні вміти обирати пасивні елементи ланцюга, елементну базу, типи ліній передачі сигналів, проектувати друковані плати для апаратури, яка працює з тактовими частотами 20 МГц – 20 ГГц
Інформаційне забезпечення	Всі матеріали надаються студентам в електронному вигляді: силабус, конспект лекцій, презентації, вказівки до виконання лабораторних робіт.
Семестровий контроль	Залік